

2024년 엔알랩(주) 채용

엔알랩(주)는 대덕전자의 지주사인 (주)대덕의 자회사로, RF(Radio Frequency) 통신모듈 설계,개발 제조를 하는 주 사업을 목적으로 2020년 8월 7일에 설립되었습니다. 본사는 중견기업으로, 성남시 분당구에 소재하고 있습니다.

2020년 8월 기업부설 연구소를 설립하여, 4G를 넘어서 5G 이동통신 무선 접속기술을 설계 및 개발하고 있습니다. 매출액 2021년 16억, 2022년 179억, 2023년 622억을 달성하며 RF 통신모듈 사업부문 시장을 개척하고 있습니다.

지속적으로 발전하는 신규 무선 통신 기술용 RF IC Fabless 전문회사로 거듭나기 위해 시세확장 및 신규 인력채용을 하고자 합니다. 당사와 미래를 함께 하실 분들의 많은 관심과 지원 부탁드립니다.

■ 모집공고

그룹	채용인원	모집요강	비고
공통자격		- 2024년 2월 졸업 또는 졸업예정자 - 해외여행 결격사유가 없는 자 보훈취업지원대상자 및 장애인은 관련법규에 따라 우대	
Switch 그룹	0명	□ 모집분야 : Switch Designer □ 기본적인 요구사항 - 해당 전공 석사 학위 이상(전자공학, 전파공학, 컴퓨터 공학 등) - Cadence 기반 회로 시뮬레이션 및 설계 유경험자 - Cadence 기반 레이아웃 설계 유경험자 - RF 회로(회로이론, 전자회로, 초고주파,반도체) 공학을 이수한자 - Analog(CMOS/BJT) 회로 이론을 이수한자 - Laminate/PCB에서 rf tuning 유 경험자 □ 우대사항 - EM tool 경험(EMX/Momentum/HFSS) - EVB design 경험 - ESD test, Reliability test 경험 - IC 불량 분석, IC evaluation 경험	

그룹	채용인원	모집요강	비고
LNA 그룹	0명	<ul style="list-style-type: none"> □ 모집분야 : LNA Engineer □ 기본적인 요구사항 <ul style="list-style-type: none"> - 해당 전공 석사 학위 이상(전자공학, 전파공학, 컴퓨터 공학 등) - Cadence 기반 회로 시뮬레이션 및 설계 유경험자 - Cadence 기반 레이아웃 설계 유경험자 □ 우대사항 <ul style="list-style-type: none"> - RD 회로 및 System 설계 유경험자 - RF IC(PA, LNA, SW, Ant Tuner) 테스트, 튜닝 - RD 설계 교육(IDECC) 이수자 	
Controller	0명	<ul style="list-style-type: none"> □ 모집분야 Analog design 및 관련 측정 업무 Engineer □ 기본적인 요구사항 <ul style="list-style-type: none"> - 회로 이론 및 전자회로 수업 이수 - 반도체 공학 수업 이수 - CMOS 공정 및 회로 관련 이해 □ 우대사항 <ul style="list-style-type: none"> - IDECC 교육 이수자 - 회로 Tool 경험 자 - 측정 장비 경험 자 	
모듈그룹	0명	<ul style="list-style-type: none"> □ 모집분야 Module Test / layout engineer □ 담당업무 <ul style="list-style-type: none"> - 전자기학 이수 - 초고주파 (RF) 공학 이수 □ 우대사항 <ul style="list-style-type: none"> - RF TEST bench set-up 경험 - SMD (0402 mm) 이하 급 soldering 가능 - PA/LNA matching 가능 - PCB 설계 가능 (PKG substrate) - schematic & full-wave simulation 가능 	

그룹	채용인원	모집요강	비고
PA그룹	0명	<ul style="list-style-type: none"> □ 모집분야 : PA Designer □ 담당업무 <ul style="list-style-type: none"> - RF/초고주파 회로 공학을 이수한자 - Smith chart 를 이해하고 Active microwave 회로설계 이론을 이수한자 - Analog(P-N diode/CMOS/BJT) 회로 이론을 이수한자 - 통신공학(AM/FM/QAM/OFDM modulation)을 이수한자 □ 우대사항 <ul style="list-style-type: none"> - CMOS/HBT/SiGe/PHEMT/GaN Power Amplifier 설계 개발 유경험자 우대 - 상기 분야의 석사/박사 학위 소지자 우대 - ADS/Cadence 및 EM simulations 유경험자 우대 - RF tuning 유 경험자 - RF계측기(Spectrum Analyzer, Signal Generator, Network Analyzer) 사용 유 경험자 	

▣ 근무조건

- 근무 형태 : 정규직
- 근무 지역 : 경기 성남시 분당구 판교로255번길 74(삼평동)
- 급여 조건 : 신입 초임 4,200만원 이상(대졸기준, 수습기간 3개월, 수습기간 급여 80%지급)
- 문의 사항 : 031-701-3295 or kjh3532@nrlab.com

▣ 근무환경

회사전경



구내식당



1층 로비



기업부설연구소



▣ 전형절차



▣ 접수기간 및 방법

- 접수기간 : 상시 채용
- 접수방법 : 이메일 접수
- 이력서양식 : 자유양식
- 제출서류 : 대학교 성적증명서 제출 必

- 이상-